

GaN基白光二极管漏电失效分析

左文财, 文尚胜, 周悦, 王翌鑫, 于婧雅, 方方

引用本文: 左文财,文尚胜,周悦,等. GaN基白光二极管漏电失效分析[J]. 发光学报, 2020, 41(11): 1431-1437. ZUO Weng-cai, WEN Shang-sheng, ZHOU Yue, et al. Failure Mechanism Analysis of Reverse Leakage in GaN-based White LED[J]. *Chinese Journal of Luminescence*, 2020, 41(11): 1431-1437.

在线阅读 View online: https://doi.org/10.37188/CJL.20200211

您可能感兴趣的其他文章

Articles you may be interested in

GaN基白光LED可靠性研究与失效分析

Invalid Analysis and Dependability Research of GaN-based White LED 发光学报. 2018, 39(12): 1705-1713 https://doi.org/10.3788/fgxb20183912.1705

电流拥挤效应与LED器件可靠性分析

Study of Current Crowding Effect and Reliability of LED Devices 发光学报. 2013, 34(8): 1051-1056 https://doi.org/10.3788/fgxb20133408.1051

基于显微红外热点定位系统的发光二极管失效分析

Failure Analysis of Light Emitting Diode Based on Microscopic Infrared Hot Spot Location System 发光学报. 2019, 40(9): 1185–1191 https://doi.org/10.3788/fgxb20194009.1185

人体静电放电对有机发光二极管的影响

Analysis of Organic Light Emitting Diode Under Electrostatic Discharge Stresses 发光学报. 2018, 39(2): 169–174 https://doi.org/10.3788/fgxb20183902.0169

低偏振高功率1310 nm超辐射发光二极管的液相外延生长

1 310 nm Polarization-insensitive High Power Superluminescent Diodes Fabricated by Liquid Phase Epitaxy 发光学报. 2015, 36(1): 69–74 https://doi.org/10.3788/fgxb20153601.0069

文章编号:1000-7032(2020)11-1431-07

GaN 基白光二极管漏电失效分析

左文财¹, 文尚胜^{1*}, 周 悦¹, 王翌鑫¹, 于婧雅¹, 方 方² (1. 华南理工大学材料科学与工程学院, 广东广州 510640; 2. 广东金鉴检测科技有限公司, 广东广州 511300)

摘要:芯片漏电会对 LED 灯珠稳定性和寿命造成很大影响,为此本文对 LED 样品的漏电失效机理进行了研究。在微光显微镜观测下,样品的芯片正电极位置存在漏电异常。利用氩离子精密刻蚀系统对样品进行截面制样,并采用扫描电镜进行观察,分析可能导致漏电的原因。SEM 下观测到漏电样品芯片正极出现空洞, 且空洞对应的外延层出现较明显的裂缝。分析认为,在焊接时电极产生空洞,在后续高温回流焊、封装和使 用过程中压力和应力集中在裂缝处,使 GaN 外延层受损导致漏电。研究结果为 LED 芯片漏电检测手段、机理 分析提供了良好的参考方案,并为解决芯片裂缝和空洞问题提供了理论参考方向。

关 键 词:发光二极管;失效分析;漏电;静电
 中图分类号:TN383⁺.1
 文献标识码:A
 DOI: 10.37188/CJL.20200211

Failure Mechanism Analysis of Reverse Leakage in GaN-based White LED

ZUO Weng-cai¹, WEN Shang-sheng^{1*}, ZHOU Yue¹, WANG Yi-xin¹, YU Jing-ya¹, FANG Fang²

School of Materials Science and Engineering, South China University of Technology, Guangzhou 510640, China;
 Gold Medal Analytical & Testing Group, Guangzhou 511300, China)
 * Corresponding Author, E-mail; shshwen@ scut. edu. cn

Abstract: The failure mechanism of leakage in LED samples was studied. Since leakage has a negative impact on LED quality, it is necessary to analyze how the process works on the leakage. Two groups of failure samples were selected for study. Through testing, there are abnormal leakage at the positive electrodes under the emission microscope. The section of the sample was prepared by fully automated argon ion polishing system and observed by scanning electron microscope. SEM observation showed that in the chips there were holes in electrodes and obvious cracks in the epitaxial layer corresponding to the holes. According to the analysis, electrode cavity is generated during welding. In the subsequent high-temperature reflow welding, packaging also using process, pressure and stress are concentrated at the crack, which causes damage of GaN epitaxial layer and leads to electric leakage. It provides a good reference scheme for LED chip leakage detection means and mechanism analysis. What's more, it provides a theoretical reference direction for reducing chip cracks and holes.

Key words: light emitting diode; failure analysis; leakage; static

收稿日期: 2020-07-17;修订日期: 2020-08-20

基金项目:广东省科技计划(2017B010114001);广东省扬帆计划(2015YT02C093);中山市科技计划(2017C1011,2018A10013);惠 州市科技计划(2019SX0111011)资助项目

Supported by Science and Technology Plan Programs of Guangdong Province(2017B010114001); Sail Plan Special Innovative Entrepreneurial Teams in Guangdong Province(2015YT02C093); Science and Technology Plan Programs of Zhongshan(2017C1011, 2018A10013); Huizhou Science and Technology Planning Project(2019SX0111011)

1引言

发光二极管(LED)作为新一代光源具有寿命 长、驱动电压低、响应快、光谱范围宽、绿色环保等 优点,其在照明、显示、可见光通讯等领域中均有 广泛的应用和良好的发展前景^[14]。理论上 LED 的寿命可达十万小时以上^[5],但现实生活中常常 出现各种各样的 LED 提前失效的例子^[6]。高可 靠性是 LED 广泛应用的基础,因此对 LED 产品 控制 品质、提升可靠性的研究具有深远的 意义^[7-10]。

对 LED 可靠性分析常常需要先对其失效原 因进行分析,漏电是 LED 失效因素中常见的一 种。正常情况下,将 LED 接入反向电压,由于 PN 结的单向导通性,LED 将截止,此时流过 LED 的 漏电流极小,处于 nA 级别。当 LED 发生漏电时, 其芯片亮度将明显下降甚至闪烁。漏电现象将进 一步损害 LED 结构从而导致更严重的漏电现象, 当 LED 漏电达到 mA 级时,芯片将彻底熄灭^[11]。 此外,由于单颗 LED 的光通量不足,现在应用中 常采用 LED 阵列形式,在阵列中单颗 LED 芯片 的漏电常常会引起整个阵列的寿命和可靠性下 降^[12]。因此对 LED 漏电原因进行分析具有很好 的参考价值,通过了解漏电原因可以有效规避 LED 常见故障,并针对出现的失效问题改进生产 工艺,从而提升器件的整体稳定性。

本文对失效 GaN 基 LED 进行了分析,结合 数字源表、显微光分布系统和热点检测微光显 微镜确定了失效原因并锁定了漏电位置。为寻 找芯片漏电原因,采用扫描电镜(SEM)对焊点 和引线进行了观察,采用抗静电测试仪分析了 试验样品抗静电能力并将击穿位置与漏电位置 进行比对,进一步排除了漏电原因。然后对样 品进行了聚焦离子束切割(FIB)和氩离子截面 制样,发现实验样品存在电极空洞和外延层破 裂现象。最后对样品失效机制进行了分析,提 出了相应的解决办法。

2 实 验

通过前期实验了解到国内某公司一款 2835 型白光 GaN 基 LED 贴片后使用普遍存在亮度降低、闪烁乃至死灯的现象。为探究其失效原因,选取 15 枚两组该型号 LED 的灯珠作为实验样品, 其电参数分别为6000 K(1.5 W-450 mA-3 V)和3000 K(0.5 W-150 mA-3 V)。该芯片采用传统水平电极结构,其结构图如图1所示。实验过程中我们先对实验样品进行非破坏性检验,在封装完好的情况下对实验样品进行电性检测,验证漏电现象。为确定样品漏电位置,先对产品进行化学开封。使用道康宁 LED 硅胶溶解剂 DY-711 去除封装胶与荧光粉。将样品浸泡在 DY-711 溶液中,设置加热台加热温度140 ℃,加热时间为20~30 min,待固化的封装胶全部溶解后,将样品取出,用蒸馏水清洗产品。



图 1 实验样品结构图 Fig. 1 Sample structure drawing

借助显微光分布测试系统(GMATG-M4)和 THEMOS-1000型热点检测微光显微镜(Emission Microscope, EMMI)对样品进行漏电点定位。为了 进一步确定芯片漏电原因,使用扫描电镜(日立 公司 Hitachi 3400 N型)对漏电芯片的焊点进行 形貌和位置的观察,并采用 EDS 能谱分析仪 (Horiba 公司 7021-HEDS)和 SEM 对该芯片键合 引线进行分析。采用 LED 抗静电测试仪(台湾焯 钺仪器 ZY910型)对实验样品进行人体放电 (HBM)模式静电释放(ESD)测试,并对 ESD 测试 后样品进行 SEM 检测。对开封后实验样品采用 聚焦离子束电镜(Zeiss Auriga Compact 型)对试



验样品焊球边缘位置外延层进行切割并对截面分析。并采用精密刻蚀镀膜系统(Gatan PECS II 685)对漏电样品的电极进行氩离子截面制备,分析其截面状况。最后综合各项结果分析样品漏电原因。

3 结果与讨论

电性检测中,发现 LED 连通正向电压瞬间存 在灯珠亮一下然后熄灭的现象,采用 KEITHLEY 2430 数字源表对其在反向 5 V 电压下进行检测, 发现存在明显的漏电现象。

LED 芯片的电学特性和 PN 结类似,如公式 (1)、(2):

$$I_{\rm D} = I_{\rm S} \left(\mathrm{e}^{\frac{V_{\rm D}}{V_{\rm T}}} - 1 \right), \tag{1}$$

$$V_{\rm T} = \frac{kT}{q} \approx 0.026 \text{ V} \quad (T = 300 \text{ K}), \quad (2)$$

其中 $I_{\rm D}$ 为流过 PN 结的电流, $V_{\rm D}$ 为 PN 结两端电 压,当 $V_{\rm D}$ <0时, $I_{\rm D}$ 近似等于反向饱和电流 $I_{\rm s}$,且 近似等于0。本次实验中,正常 LED 在 5 V 反向 偏压下漏电流小于 100 nA,而失效样品的漏电流 达到1 mA 以上,图 3 为正常样品和失效样品的I-V曲线对比图。



Fig. 3 I-V curves of normal and failed sample

为确定漏电对 LED 芯片的影响,观察 10 mA 恒定电流驱动下芯片光分布,如图 4 所示,可以观 察到失效样品正极区域发光强度较弱,该区域可 能存在问题。图 5 为失效样品反向驱动下的热点 微光显微镜图,观测到芯片正极位置存在漏电异 常。引起芯片漏电的原因有很多,总体可分为生 产工艺缺陷、静电击穿、芯片缺陷三大类^[13]。为 探究实验样品具体的漏电原因,我们进行了更深 一步的实验。



图4 显微光分布图。(a)失效样品;(b)正常样品。

Fig. 4 Light distribution. (a) Failure sample. (b) Normal sample.



图 5 失效样品热点检测微光显微镜图



3.1 漏电原因分析

3.1.1 引线焊点情况分析

首先,为判断样品漏电是否与引线及焊点工 艺相关,对漏电样品引线焊点进行了观察分析。 焊点处焊球大小厚度均匀,仅有一焊点处焊球存 在轻微偏焊现象,但焊球边缘未观察到电极受到



图 6 漏电样品焊点扫描电子显微镜图 Fig. 6 SEM of solder joints of leakage sample

挤压飞溅,因此推测引线键合过程中焊球未出现 对芯片电极压力过大的现象。通过 EDS 能谱分 析仪和 SEM 对该芯片键合引线的分析如图 6 所 示,该芯片采用直径为 19 μm 金线,外观上无物 理损伤和断裂且引线键合良好。因此初步推测漏 电原因与引线和焊点无关。

3.1.2 抗静电能力分析

除了引线焊点键合不牢以外,静电击穿也可 能造成芯片的漏电现象。由于静电场会使 LED 材料的缺陷态密度增大,强电流集中于某一个区 域而导致该区域升温,该区域载流子浓度将显著 增大并进一步提升区域温度,最终导致该区域过 热形成熔融通道而漏电。漏电现象产生后将不断 正反馈诱导 LED 逐渐发展为光衰、死灯^[14]。采 用 LED 抗静电测试仪对实验样品进行人体放电 (HBM)模式 ESD 测试,初始测试电压设置为 500 V,并以 500 V 为1 个电压递增档,由初始测试电 压开始逐档往上递增,最大测试电压 10 kV。样 品经过某一电压测试后,其性能出现下降则该电



图 7 静电击穿处 SEM 图 Fig. 7 SEM of electrostatic breakdown

压为样品的耐受电压。

送检样品的最低耐受电压为4 kV,部分样品 可达10 kV。参照美国国家标准协会(ANSI)/静 电放电(ESD)协会标准 S20.20-2007,可知这批 样品符合耐受电压在4~8 kV的3 A 抗静电等 级,该实验样品抗静电能力强,难以受到静电击 伤,但在极端环境下仍有一定的击穿可能。为 判断芯片漏电现象是否与静电击穿有关,我们 采用扫描显微镜对 ESD 测试后出现击穿的样品 进行了观察,并将静电击穿位置与漏电位置进 行比较,如图7 所示,ESD 测试后样品金道附近 出存在熔融击穿样貌,但与芯片漏电位置不重 合。因此推断该类芯片漏电与静电击穿关联 较小。

3.1.3 芯片内部形貌分析

芯片各层质量和形貌较差也可能造成漏电现 象。为进一步寻找潜在的漏电原因,对解除封装 后的漏电灯珠芯片的焊球边缘位置外延层进行 FIB 切割并分析。如图 8 所示,切割截面平整,未 观察到空洞裂纹和粗糙颗粒,外延层形貌正常。 因此初步推测漏电位置不在芯片表面,而位于芯 片内部。





Fig. 8 Focus ion beam cutting cross section at the edge of welding ball

化学开封后去除漏电处的电极,采用 SEM 对 解封装后样品进行观察,如图 9(a)所示。结果显 示芯片 P 电极下面发现一个明显的坑洞,外延层 形貌受损。为排除偶然状况,对剩余漏电样品漏 电正电极处进行氩离子切割,并采用 SEM 观察其 图像,如图 9(b)、(c)所示。漏电芯片电极出现 空洞,且空洞对应的外延层位置出现了较明显的 裂缝。因此初步推测芯片漏电与外延裂缝和电极 空洞有关。



- 图 9 电极空洞和外延裂缝。(a)电极下方空洞;(b)~ (c)漏电芯片正电极截面处 SEM 图。
- Fig. 9 Electrode cavity and epitaxial layer crack. (a) Cavity beneath the positive electrode. (b) - (c) SEM image at the positive electrode cross section of the leakage chip.

3.2 失效机制分析

结合试验和厂商提供的信息,了解到该芯片 采用金铝双层金属电极结构,该结构可以获得较 低的接触电阻^[15],将具有高反射率的 Al 置于下 层可反射照射在 Al 电极的部分光线,从而有效减 少热量积累并提高光提取效率^[16]。同时在 P 电 极下部镀一层薄 SiO₂ 作为电流阻挡层,有利于电 流均匀扩散至整个芯片。该结构在提升稳定性和 寿命的同时也可以增大光的出射率^[17]。 漏电实验样品漏电处出现在 P 电极处,相比 于 N 电极,实验样品 P 电极下方存在 ITO 和电流 阻挡层 SiO₂。这两层材料质地较脆,可能在焊线 的压力和热应力下破裂产生裂缝^[18]。在微小的 裂缝产生后,在后续生产使用过程中,热应力和电 应力常常集中在空洞和裂缝附近,压力热量分布 不均会造成局部热膨胀差异过大,导致芯片界面 开裂。随着应力的进一步集中,芯片外延层和电 极还可能出现二级裂缝、屈曲、脱层等现象^[19],从 而影响 GaN 外延层,最终导致 PN 结外延之间产 生位错和缺陷形成漏电通道,造成 PN 结漏电^[20]。

在芯片生产中出现大规模漏电失效的情况首 先应当及时检查生产工艺流程中的焊接温度压 力,优化工艺参数,并抽样送检。对于该类漏电问 题,可以通过优化芯片结构进行解决,垂直结构的 芯片可以在无需电流阻挡层的条件下帮助电流扩 散均匀,并且在一定程度上可以改善接触状 况^[21]。此外,还可以使用透明导电的纳米银 线^[22]代替芯片中的ITO作为电流扩散层,其在不 易产生裂缝的同时还能缓解不同层的应力,降低 芯片失效概率。

4 结 论

实验分析结果显示,该漏电芯片漏电位置集 中于 P 极,其对应位置的引线焊点形貌正常,抗 静电能力良好。去除电极后发现其芯片外延层存 在空洞,对其他漏电样品漏电电极处采用氩离子 切割进行截面制样也观察到电极和外延层存在裂 缝和空洞现象。结合实验结果推测,芯片电极层 存在空洞缺陷,由于热膨胀系数不匹配,在封装和 焊线压力中导致外延受损,在回流焊高温作用下, 外延在应力作用下进一步开裂导致产品漏电。

LED 漏电是一个综合性较强的问题,但在生产生活中常被忽视或者归因于静电击穿。本文为 LED 漏电检测提供了一个较为良好的参考思路。 对于 LED 漏电问题不仅要对其进行抗静电能力 检测,还要留意引脚和芯片形貌,综合多方面提升,以改善 LED 漏电问题。

参考文献:

 ^[1] MUELLER-MACH R, MUELLER G O, KRAMES M R, et al. . High-power phosphor-converted light-emitting diodes based on Ⅲ-nitrides [J]. IEEE J. Sel. Top. Quant. Electron., 2002,8(2):339-345.

- [2] MENEGHINI M, TREVISANELLO L R, ZEHNDER U, et al. High-temperature degradation of GaN LEDs related to passivation [J]. IEEE Trans. Electron Dev., 2006,53(12):2981-2987.
- [3] 邓健志,孙科壮,程小辉. LED 路灯可见光通信模型的研究 [J]. 光通信技术, 2020,44(5):53-57.
 DENG J Z,SUN K Z,CHENG X H. Research on visible light communication model of LED street lamp [J]. Opt. Commun. Technol., 2020,44(5):53-57. (in Chinese)
- [4] VIREY E H, BARON N. Status and prospects of microLED displays [J]. SID Symp. Dig. Tech. Pap., 2018,49(1): 593-596.
- [5]张楼英,周丽,张家雨,等. 大功率 LED 的光衰机制研究 [J]. 半导体技术, 2009,34(5):474-477.
 ZHANG L Y, ZHOU L, ZHANG J Y, et al.. Research on mechanism of high-power LED luminous attenuation [J]. Semicond. Technol., 2009,34(5):474-477. (in Chinese)
- [6]薛正群,黄生荣,张保平,等. GaN 基白光发光二极管失效机理分析 [J]. 物理学报, 2010,59(7):5002-5009.
 XUE Z Q, HUANG S R, ZHANG B P, et al. Analysis of failure mechanism of GaN-based white light-emitting diode [J].
 Acta Phys. Sinica, 2010,59(7):5002-5009. (in Chinese)
- [7] 邹水平,吴柏禧,万珍平,等. 电-热应力对 GaN 基白光 LED 可靠性的影响 [J]. 发光学报, 2016,37(1):124-129. ZOU S P, WU B X, WAN Z P, et al. Effect of current-temperature stress on the reliability of GaN LED [J]. Chin. J. Lumin., 2016,37(1):124-129. (in Chinese)
- [8] 肖承地,刘春军,刘卫东,等. 基于加速性能退化的 LED 灯具可靠性评估 [J]. 发光学报, 2014,35(9):1143-1153.
 XIAO C D,LIU C J,LIU W D, et al.. Reliability assessment of LED lamp based on acceleration degradation test [J].
 Chin. J. Lumin., 2014,35(9):1143-1153. (in Chinese)
- [9] 夏云云,文尚胜,方方. GaN 基白光 LED 电极的失效机制 [J]. 发光学报, 2016,37(8):1002-1007. XIA Y Y, WEN S S, FANG F. Failure mechanism analysis of negative electrode in GaN-based white LED [J]. *Chin. J. Lumin.*, 2016,37(8):1002-1007. (in Chinese)
- [10] 董丽,刘华,王尧,等. 紧凑型 LED 配光设计中光源模型可靠性研究 [J]. 光子学报, 2014,43(2):0222003-1-5.
 DONG L,LIU H, WANG Y, et al.. Reliability of light source modeling for distribution design on compact LED [J]. Acta Photonica Sinica, 2014,43(2):0222003-1-5. (in Chinese)
- [11] 何昀,陈亮,吕卫文,等. 电极结构对倒装 LED 芯片漏电的影响 [J]. 电子工艺技术, 2017,38(5):249-253.
 HE Y, CHEN L, LV W M, et al. . Influence of electrode structure on leakage current in LED flip chip [J]. Electron. Possess Technol., 2017,38(5):249-253. (in Chinese)
- [12] 吴艳艳,冯士维,乔彦斌,等. 电流拥挤效应与 LED 器件可靠性分析 [J]. 发光学报, 2013,34(8):1051-1056.
 WU Y Y, FENG S W, QIAO Y B, et al. . Study of current crowding effect and reliability of LED devices [J]. Chin. J. Lumin., 2013,34(8):1051-1056. (in Chinese)
- [13] 李芳,夏琦. LED 漏电失效探讨及解决方案 [J]. 电脑知识与技术, 2014,10(20):4867-4869.
 LI F,XIA Q. Discussion and solution of LED leakage failure [J]. *Comput. Knowl. Technol.*, 2014,10(20):4867-4869.
 (in Chinese)
- [14] 涂辛雅,季军,郑益民,等. LED 对 MM 和 HBM 静电放电敏感性的研究 [J]. 半导体技术, 2012,37(11):894-899.
 TU X Y, JI J, ZHENG Y M, et al.. Research on LED sensitivity to the MM and HBM ESD stress [J]. Semicond. Technol., 2012,37(11):894-899. (in Chinese)
- [15] SCHMITZ A C, PING A T, KHAN M A, et al. Metal contacts to n-type GaN [J]. J. Electron. Mater., 1998, 27(4): 255-260.
- [16] 康香宁,章蓓,胡成余,等. 高反射率 p-GaN 欧姆接触电极 [J]. 发光学报, 2006,27(1):75-79.
 KANG X N, ZHANG B, HU C Y, et al. Ohmic contact of high reflectivity on p-type GaN [J]. Chin. J. Lumin., 2006, 27(1):75-79. (in Chinese)
- [17] 王洪,叶菲菲,黄华茂,等. 高亮度 LED 芯片的反射型电流阻挡层设计与实现 [J]. 光电子 · 激光, 2012,23(6): 1077-1081.
 WANG H, YE F F, HUANG H M, et al. Design and realization of reflective current barrier for high-brightness LED chips [J]. J. Optoelectron. · Laser, 2012,23(6):1077-1081. (in Chinese)
- [18] 孙立野. 正装 LED 焊线不良问题研究 [D]. 大连:大连理工大学, 2018.

SUN L Y. The Research of Wire Bonding Problem of Lateral Chip [D]. Dalian: Dalian University of Technology, 2018. (in Chinese)

[19] 薛秀丽,王世斌,曾超峰,等. 柔性基底上金属薄膜的失效行为及界面能测试方法研究进展 [J]. 材料导报, 2020, 34(1):1050-1058.

XUE X L, WANG S B, ZENG C F, *et al.*. Failure behavior and test method of interface energy of thin metal films on flexible substrates: a review [J]. *Mater. Rep.*, 2020, 34(1):1050-1058. (in Chinese)

- [20] MENEGHINI M, VACCARI S, TRIVELLIN N, et al. Analysis of defect-related localized emission processes in InGaN/ GaN-Based LEDs [J]. IEEE Trans. Electron Dev., 2012,59(5):1416-1422.
- [21] LIU W J, HU X L, ZHANG J Y, et al. Low-temperature bonding technique for fabrication of high-power GaN-based blue vertical light-emitting diodes [J]. Opt. Mater., 2012,34(8):1327-1329.
- [22] KIM S, HWANG B. Ag nanowire electrode with patterned dry film photoresist insulator for flexible organic light-emitting diode with various designs [J]. Mater Des., 2018,160:572-577.



左文财(1999 –),男,江西南昌人, 在读本科生,主要从事 LED 相关的 研究。

E-mail: mswencai@ mail. scut. edu. cn



文尚胜(1964 -),男,湖北黄冈人,博 士,教授,2001 年于华南师范大学获 得博士学位,主要从事植物照明技术、 可见光通信技术的研究。 E-mail; shshwen@ scut. edu. cn